

# ATLAN



## Un nuevo enfoque de ingeniería de subestaciones

ATLAN integra las tecnologías y métodos de trabajo tradicionales con la nueva arquitectura IEC 61850. El potente y versátil entorno de trabajo de ATLAN dispone además de herramientas y funciones que permiten abarcar el ciclo completo de la ingeniería de subestaciones, desde el diseño básico hasta el último detalle.

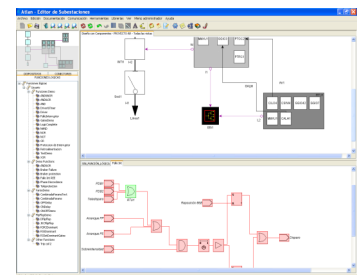
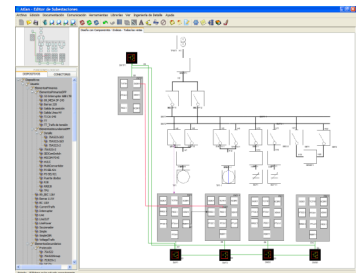
ATLAN genera el diseño *lógico conceptual* que garantiza la funcionalidad de la subestación eléctrica, integrando la nueva normativa IEC 61850 con las funciones tradicionales de Protección, Control y Medida.

La funcionalidad general de cada diseño puede ser visualizada en cada momento, puesto que ATLAN permite mostrar las interacciones entre dispositivos de distintas tecnologías.

A partir del diseño gráfico, ATLAN genera automáticamente la documentación unificada de los entornos clásico e IEC 61850. Adicionalmente, ATLAN permite crear el

proyecto de *Ingeniería básica de la subestación*, y a partir de ahí generar el nivel de detalle deseado mediante de la herramienta de *Ingeniería de detalle*:

- Nuevos *Intelligent Electrical Devices* (IEDs) Ed2
- Interconexiones
- Planos específicos de cableado
- Conexión punto a punto del cuadro
- Listas detalladas de componentes y cableado
- Detalles constructivos.



## VENTAJAS

### Ciclo completo de Ingeniería.

ATLAN permite cubrir el ciclo completo de diseño de una subestación: desde el diagrama unifilar, pasando por la definición y la configuración de los diferentes sistemas e IEDs de la instalación, hasta la obtención de toda la documentación y los planos del proyecto.

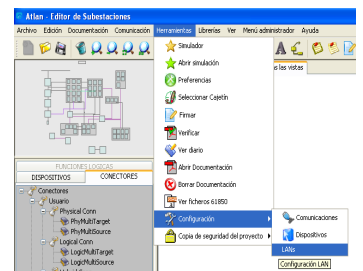
**Productividad.** El proyecto de diseño de una subestación queda almacenado en un único archivo que contiene toda la información del proyecto. Todos los planos y documentos son automáticamente generados a partir del archivo del proyecto. El redibujado o la repetición de planos a partir de los esquemas generales se hacen, por tanto, innecesarios.

**Documentación y trazabilidad.** La documentación generada por ATLAN sólo puede modificarse mediante cambios en el diseño. La herramienta facilita la trazabilidad de las diferentes versiones y revisiones del proyecto. A su vez, la integridad de la documentación es verificada por medio de firmas electrónicas.

Durante la vida del proyecto, ATLAN permite crear listas y esquemas de control de cambios (también conocidos como rojos y amarillos). Mediante la función de comparación de revisiones del proyecto se generan automáticamente las listas de aparatos y conexiones a eliminar o añadir.

**Integración de tecnologías.** El entorno de trabajo de ATLAN combina la protección, el control y la medida tradicionales con la nueva arquitectura IEC 61850. Asimismo, la aplicación garantiza en todo momento la integridad de la información, evitándose así costosos errores de omisión o duplicación de componentes y de sus conexionados.

**Parametrización de librerías.** Las librerías de ATLAN pueden adaptarse a las normas de las compañías, tanto en simbología (representación gráfica) como en generación de planos y listados (formatos, cajetines y tamaños).



## Importación/Exportación de datos

ATLAN permite la exportación/importación de datos en formatos XML, DWG, etc., por medio de asistentes de importación de datos que evitan la costosa y tediosa labor de re-introducción de datos y permiten la reutilización de simbología existente. A su vez, se hace posible la conexión con PLCs.

## Simulación dinámica

La validación de algunos automatismos y Funciones Lógicas complejas se simplifica por medio de un proceso de simulación que permite lograr los comportamientos deseados durante el diseño de componentes. ATLAN dispone de un simulador lógico que permite la simulación, paso-a-paso, y completa, de cualquier función lógica, bajo cualesquiera condiciones definidas por el usuario.

## Conocimiento documentado

El modo en el que se implementan las Funciones Lógicas, los automatismos y algunos esquemas de protección en particular evoluciona con la tecnología. Hoy día es posible integrar diversas funciones en un mismo IED; y los esquemas por sí solos han dejado de representar ya la funcionalidad de al subestación. ATLAN proporciona la funcionalidad necesaria para la estandarización de Funciones Lógicas y para la documentación automática de la implementación real.

## Potente entorno de diseño gráfico

La ingeniería de subestación se lleva a cabo utilizando un Interfaz gráfico completo. El diseño se desarrolla a partir de objetos que modelan las propiedades de los aparatos reales de la subestación. Los IEDs heredados pueden modelarse por medio de modelos propietarios, mientras que los IEDs que cumplimentan la normativa IEC 61850 son definidos por medio de su archivo ICD.

## Integración fluida de IEDs IEC 61850

Hoy por hoy, el diseño real de subestaciones conlleva la coexistencia de IEDs IEC 61850 y de IEDs heredados en las instalaciones. ATLAN dispone de la funcionalidad requerida para trabajar con diferentes tecnologías, mostrándose durante el diseño las interacciones entre los aparatos de diferentes tecnologías, de tal modo que la funcionalidad del conjunto pueda ser claramente mostrada.

## Función de Gestión y Mantenimiento

Facilidades tales como los listados de cableado y de señales, junto con el programa de documentación de Funciones Lógicas, muestran claramente la vinculación entre la funcionalidad de un diseño y su implementación real. Por tanto, el rol de cada aparato y de cada cable se encuentra completamente definido.

## ESPECIFICACIONES TÉCNICAS

### Requerimientos de Hardware

- Procesador Intel® DualCore® o superior
- 1GB de RAM (recomendable 2GB o más)
- 100 MB disponibles de disco duro (sin librerías de objetos)

### Requerimientos de Sistema Operativo

- Microsoft® Windows® 8,7, Vista; Windows XP Professional, Home Edition, o Tablet PC Edition con Service Pack 2; Microsoft Windows 2000 with Service Pack 4; Windows 2003 Server o superior
- Java: jdk 1.6 o superior de Oracle Technology Network
- Adobe Reader 7.0 o superior de Adobe Systems Incorporated

